



(19) 中華民國智慧財產局

(12) 發明說明書公告本

(11) 證書號數：TW I492091 B

(45) 公告日：中華民國 104 (2015) 年 07 月 11 日

(21) 申請案號：102143686

(22) 申請日：中華民國 102 (2013) 年 11 月 29 日

(51) Int. Cl. : G06F21/56 (2013.01)

(71) 申請人：國立交通大學(中華民國) NATIONAL CHIAO TUNG UNIVERSITY (TW)
新竹市大學路 1001 號

(72) 發明人：林盈達 LIN, YING DAR (TW)；李佳穎 LEE, CHIA YIN (TW)；張育妮 CHANG, YU NI (TW)；徐鵬凱 HSU, PENG KAI (TW)；賴源正 LAI, YUAN CHENG (TW)

(74) 代理人：陳昭誠

(56) 參考文獻：

TW 201022984A

CN 101729259A

CN 102970272A

CN 103096321A

US 6460141B1

審查人員：林信宏

申請專利範圍項數：10 項 圖式數：4 共 20 頁

(54) 名稱

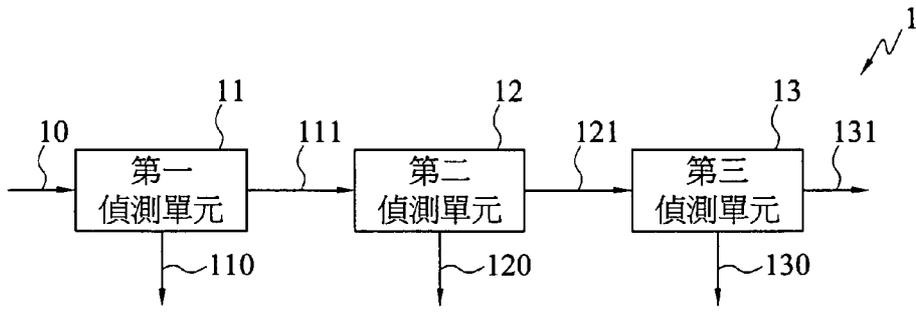
資料偵測系統

DATA DETECTION SYSTEM

(57) 摘要

一種資料偵測系統，係包括複數個偵測單元，該複數個偵測單元係分別以二元偵測機制、三元偵測機制或連續值偵測機制進行資料偵測，其中，該複數個偵測單元係形成循序架構；該複數個偵測單元復可形成具備多階層之並行架構，且該並行架構之各個階層中係具備所述之循序架構。藉此，遂能彌補習知技術僅藉由單一偵測機制而生之誤判(false positive,FP)缺失或漏判(false negative,FN)缺失。

The present invention provides a data detection system including a plurality of detection units, the plurality of detection units detect data respectively through a binary detection mechanism, a ternary detection mechanism or a continuous detection mechanism, wherein the plurality of detection units form sequential structure; the plurality of detection units can further form multi-level parallel structure, and each class of the parallel structure includes the sequential structure. Thereby, the present invention can remedy false positive (FP) defect or false negative (FN) defect being occurred by merely the single detection mechanism in the conventional technology.



第1圖

- 1 . . . 資料偵測系統
- 11 . . . 第一偵測單元
- 12 . . . 第二偵測單元
- 13 . . . 第三偵測單元
- 10 . . . 待測之資料
- 110、120、130 . . . 正常之偵測結果
- 111、121、131 . . . 惡意之偵測結果

發明摘要

※申請案號：102143686

※申請日：102.11.29

※IPC分類：

G06F 21/56 (2013.01)

【發明名稱】(中文/英文)

資料偵測系統

DATA DETECTION SYSTEM

【中文】

一種資料偵測系統，係包括複數個偵測單元，該複數個偵測單元係分別以二元偵測機制、三元偵測機制或連續值偵測機制進行資料偵測，其中，該複數個偵測單元係形成循序架構；該複數個偵測單元復可形成具備多階層之並行架構，且該並行架構之各個階層中係具備所述之循序架構。藉此，遂能彌補習知技術僅藉由單一偵測機制而生之誤判(false positive, FP)缺失或漏判(false negative, FN)缺失。

【英文】

The present invention provides a data detection system including a plurality of detection units, the plurality of detection units detect data respectively through a binary detection mechanism, a ternary detection mechanism or a continuous detection mechanism, wherein the plurality of detection units form sequential structure; the plurality of detection units can further form multi-level parallel structure, and each class of the parallel structure includes the sequential structure. Thereby, the present invention can remedy false positive (FP) defect or false negative (FN) defect being occurred by merely the single detection mechanism in the conventional technology.

【代表圖】

【本案指定代表圖】：第（ 1 ）圖。

【本代表圖之符號簡單說明】：

| | |
|-------------|---------|
| 1 | 資料偵測系統 |
| 11 | 第一偵測單元 |
| 12 | 第二偵測單元 |
| 13 | 第三偵測單元 |
| 10 | 待測之資料 |
| 110、120、130 | 正常之偵測結果 |
| 111、121、131 | 惡意之偵測結果 |

【本案若有化學式時，請揭示最能顯示發明特徵的化學式】：

本案無化學式。

發明專利說明書

(本說明書格式、順序，請勿任意更動)

【發明名稱】(中文/英文)

資料偵測系統

DATA DETECTION SYSTEM

【技術領域】

本案係關於一種資料偵測系統，尤指一種具備複數個偵測機制之偵測系統。

【先前技術】

目前資訊安全已成為社會各界無法忽視的重要事項，即便是家用之個人電腦，亦需常態性地內建初級偵測系統以從資料中偵測出惡意程式或病毒，在企業用以處理龐大資料之各種資訊設備，更需要處理能力更強、更精準之進階偵測系統。

然而，無論是家用之初級偵測或是企業用之進階偵測系統，一般僅藉由單一種偵測機制對資料進行偵測，容易產生誤判及漏判之缺失。不同品牌之偵測系統雖能提供不同種類之偵測機制，提供不同之能力與特性，但卻因無法同時運作而仍難以克服誤判或漏判之缺失。

因此，如何提供一種能結合多種偵測機制之偵測系統，即為各界所亟待解決之課題。

【發明內容】

鑑於習知技術之種種缺失，本案之主要目的係在於提供一種結合多種偵測機制之偵測系統。

爲了達到上述目的及其它目的，本案係提供一種資料偵測系統，係包括複數個偵測單元，該複數個偵測單元係分別以二元偵測機制、三元偵測機制或連續值偵測機制進行資料偵測，其中，該複數個偵測單元係形成循序(sequential)架構。

於複數個偵測單元以該二元(binary)偵測機制進行偵測實施型態中，該複數個偵測單元係包括第一偵測單元及第二偵測單元，其中，該第一偵測單元，係接收待測之資料並以特定之條件式予以演算而進行偵測，以得到惡意(malicious)之偵測結果或正常(benign)之偵測結果；第二偵測單元，係於該第一偵測單元得到惡意之偵測結果或正常之偵測結果時，再對經該第一偵測單元偵測過之資料以特定之條件式予以演算而進行偵測，以得到惡意之偵測結果或正常之偵測結果。

於複數個偵測單元以該三元(ternary)偵測機制進行偵測之實施型態中，該複數個偵測單元係包括第一偵測單元及第二偵測單元，其中，第一偵測單元係接收待測之資料並以特定之條件式予以演算而進行偵測，以得到惡意之偵測結果、正常之偵測結果、或警告(warning)之偵測結果；第二偵測單元係於該第一偵測單元得到警告之偵測結果時，再對經該第一偵測單元偵測過之資料以特定之條件式予以演算而進行偵測，以得到惡意之偵測結果、正常之偵測結果、或警告之偵測結果。

於複數個偵測單元以該連續值(continuous)偵測機制

進行偵測實施型態中，該複數個偵測單元係包括第一偵測單元及第二偵測單元，其中，第一偵測單元係接收待測之資料並以特定之條件式予以演算而進行偵測，以得到惡意之偵測結果、正常之偵測結果、或不明(ambiguous)之偵測結果；第二偵測單元，係於該第一偵測單元得到不明之偵測結果時，再對經該第一偵測單元偵測過之資料以特定之條件式予以演算而進行偵測，以得到惡意之偵測結果、正常之偵測結果或不明之偵測結果；第三偵測單元，係於該第二偵測單元得到不明之偵測結果時，再對經該第二偵測單元偵測過之資料以特定之條件式予以演算而進行偵測，以得到惡意之偵測結果或正常之偵測結果。

相較於習知技術，由於本案之資料偵測系統，係能彈性地以循序之方式，同時結合複數個能分別執行二元偵測機制、三元偵測機制、或連續值偵測機制之偵測單元，所以能同時降低誤判及漏判之缺失，提昇整體的資訊安全性。

【圖式簡單說明】

第 1 圖係為本案之資料偵測系統以二元偵測機制進行偵測之循序架構示意圖；

第 2 圖係為本案之資料偵測系統以三元偵測機制進行偵測之循序架構示意圖；

第 3 圖係為本案之資料偵測系統以連續值偵測機制進行偵測之循序架構示意圖；以及

第 4 圖係為本案之資料偵測系統以多階層之循序架構建制之並行架構示意圖。

【實施方式】

為利貴審查委員了解本案之技術特徵、內容與優點及其所能達成之功效，茲將本案之創作配合附圖，並以實施例之表達形式說明如下，而其中所使用之圖式，其主旨僅為示意以及輔助說明之用，未必為本案實施後之真實比例與精準配置，故不應就所附之圖式比例與配置關係解讀、侷限本案於實際實施上的權力範圍，合先敘明。

本案之資料偵測系統，係包括複數個偵測單元，該複數個偵測單元係分別以二元偵測機制、三元偵測機制或連續值偵測機制進行資料偵測，且其中，該複數個偵測單元係形成循序架構。連同下述示範之不同實施型態之說明內容，同時參照第 1 圖至第 3 圖繪示之三種循序架構，能清楚瞭解本案之資料偵測系統。

第 1 圖繪示之資料偵測系統 1，係表示以二元偵測機制進行偵測之循序架構示意圖。如圖所示，資料偵測系統 1 能具備第一偵測單元 11、第二偵測單元 12、及第三偵測單元 13。依據實際之使用情形，能僅建置第一偵測單元 11 及第二偵測單元 12，亦能建置為數更多之第二偵測單元 12。

於一實施例中，第一偵測單元 11 係接收待測之資料 10 並以特定之條件式予以演算從而進行偵測，以得到惡意之偵測結果 111 或正常之偵測結果 110；第二偵測單元 12 係於第一偵測單元 11 得到惡意之偵測結果 111 時，再對經第一偵測單元 11 偵測過之資料以特定之條件式予以演算

從而進行偵測，以得到惡意之偵測結果 121 或正常之偵測結果 120；第三偵測單元 13 係於第二偵測單元 12 得到惡意之偵測結果 121 時，再對經第二偵測單元 12 偵測過之資料以特定之條件式予以演算從而進行偵測，以得到惡意之偵測結果 131 或正常之偵測結果 130。此種循序架構係連續地在偵測到資料為惡意時，再次對資料進行相同或不同精細程度之偵測，故能降低將資料誤判為惡意之機率。

具體言之，前後設置之偵測單元之處理強度與偵測精密度之標準，係能相同或不同。例如，第二偵測單元 12 之標準可設定為較第一偵測單元 11 更精密，第三偵測單元 13 之處理標準可再設定為較第二偵測單元 12 更精密。在循序之多個偵測單元，處理標準之差異亦能以其他規則交錯設計。

於另一實施例中，第一偵測單元 11 偵測出惡意之偵測結果 111 或正常之偵測結果 110 之架構可互相替換，亦即，標號 111 所指代者能代表正常之偵測結果，標號 110 所指代者也能代表惡意之偵測結果；此時，第二偵測單元 12 會在第一偵測單元 11 偵測出資料為正常時再次進行偵測，接著，第二偵測單元 12 同樣會偵測並輸出惡意之偵測結果 121 或正常之偵測結果 120；另外，第三偵測單元 13 之偵測與輸出方式對應第一偵測單元 11，亦即，標號 131 所指代者也能代表正常之偵測結果，標號 130 所指代者也能代表惡意之偵測結果；此時，第一偵測單元 11、第二偵測單元 12、第三偵測單元 13，雖然同樣仍利用二元之偵測

機制，但前後之偵測及輸出架構則形成交錯，能同時降低誤判與漏判之機率。

再參照第 2 圖，其係繪示以三元偵測機制進行偵測之資料偵測系統 2 之循序架構示意圖。如圖所示，資料偵測系統 2，係能具備第一偵測單元 21、第二偵測單元 22、及第三偵測單元 23。同樣的，依據實際之使用情形，資料偵測系統 2 能僅建置第一偵測單元 21 及第二偵測單元 22，亦能建置為數更多之第二偵測單元 22 及第三偵測單元 23。

第一偵測單元 21 係接收待測之資料 20 並以特定之條件式予以演算從而進行偵測，以得到惡意之偵測結果 211、正常之偵測結果 210 或警告之偵測結果 212；第二偵測單元 22 係於第一偵測單元 21 得到警告之偵測結果 212 時，再對經該第一偵測單元 21 偵測過之資料以特定之條件式予以演算從而進行偵測，以得到惡意之偵測結果 221、正常之偵測結果 220、或警告之偵測結果 222；相同地，第三偵測單元 23 係於第二偵測單元 22 得到警告之偵測結果 222 時，再對經該第二偵測單元 22 偵測過之資料以特定之條件式予以演算而進行偵測，以得到惡意之偵測結果 231、正常之偵測結果 230 或警告之偵測結果 232。

具體言之，資料偵測系統 2 所前後設置之偵測單元之處理標準，也能設定為具有不同之精密度。例如，第二偵測單元 22 之處理標準可設定為較第一偵測單元 21 精密，第三偵測單元 23 之處理標準可再設定為較第二偵測單元 22 精密，當然亦能反向或交錯設計。

例如，第二偵測單元 22 之處理標準若設定為較第一偵測單元 21 精密，當第一偵測單元 21 偵測並輸出警告之偵測結果 212 時，第二偵測單元 22 會再次對資料進行偵測，此時，若第二偵測單元 22 再次偵測並輸出惡意之偵測結果 221 或正常之偵測結果 220，而非偵測並輸出警告之偵測結果 222，經第二偵測單元 22 偵測過之資料，即無須再推進至第三偵測單元 23 接受偵測，換言之，相較於僅具有第一偵測單元 21 之設計，第二偵測單元 22 之存在能降低整體漏判之缺失，提昇整體精準度。

標號 210(220、230)、211(221、231)、212(222、232) 分別所指代之內容，亦非分別限定為正常之偵測結果、惡意之偵測結果、及警告之偵測結果，換言之，同樣能依據降低誤判或漏判之不同需求，彈性地進行交錯適用。

資料偵測系統 2 也可附加額外設定，例如連續偵測到兩次警告之偵測結果即直接將資料視為惡意。舉例言之，於第一偵測單元 21 偵測並輸出警告之偵測結果 212，且第二偵測單元 22 又再偵測並輸出警告之偵測結果 222 時，即可直接判斷資料為惡意，從而不再推進至第三偵測單元 23。當然，也能依此概念設定為第一偵測單元 21、第二偵測單元 22、及第三偵測單元 23 皆偵測並輸出警告之偵測結果時，始直接判斷資料為惡意，從而不再繼續推進。反之，亦能設定為連續 n 次警告之偵測結果時即視資料為正常，端視不同之需求而定。

再參照第 3 圖，其係繪示本案以連續值偵測機制進行

偵測之資料偵測系統 3 之循序架構示意圖。如圖所示，資料偵測系統 3 能具備第一偵測單元 31、第二偵測單元 32、及第三偵測單元 33。需先說明的是，依據實際使用情形，資料偵測系統 3 也能建置為數更多之第一偵測單元 31 或第二偵測單元 32。

第一偵測單元 31 係接收待測之資料 30 並以特定之條件式予以演算從而進行偵測，以得到惡意之偵測結果 311、正常之偵測結果 310、或不明之偵測結果 312；第二偵測單元 32 係於該第一偵測單元 31 得到不明之偵測結果 312 時，再對經該第一偵測單元 31 偵測過之資料以特定之條件式予以演算從而進行偵測，以得到惡意之偵測結果 321、正常之偵測結果 320、或不明之偵測結果 322；第三偵測單元 33 係於該第二偵測單元 32 得到不明之偵測結果 322 時，再對經該第二偵測單元 32 偵測過之資料以特定之條件式予以演算從而進行偵測，惟，僅會得到惡意之偵測結果 331 或正常之偵測結果 330。

相似於前揭之資料偵測系統 2 之彈性設定概念，資料偵測系統 3 同樣能令標號 310(320、330)及標號 311(321、331)所指代之內容，非限定為正常之偵測結果及惡意之偵測結果，且標號 312(322)所指代之內容亦非限定為不明之偵測結果，換言之，係能依據降低誤判或漏判之需求，彈性地進行交錯適用。當然，亦可附加相似之額外設定，例如於第一偵測單元 31 偵測並輸出不明之偵測結果 312，且第二偵測單元 32 又再偵測並輸出不明之偵測結果 322 時，

即直接判斷資料為惡意或正常，從而不再推進至第三偵測單元 33。

不同的是，資料偵測系統 3 所揭露之連續值偵測機制，係可為一種權重標準，且至少需具備第一偵測單元 31、第二偵測單元 32、第三偵測單元 33，並可以藉由高門檻值及低門檻值之條件予以演算從而進行偵測，以於資料為惡意之機率介於該高門檻值及低門檻值時，輸出不明之偵測結果。

具體言之，第一偵測單元 31、第二偵測單元 32、第三偵測單元 33 能以介於 0 到 1 之間的機率值來偵測惡意程度 (malicious degree, MD)，其中，第一偵測單元 31 可具有兩個門檻值，分別為 $T_{high\ 1}$ 和 $T_{low\ 1}$ ；第二偵測單元 32 可以有三個門檻值，分別為 $T_{high\ 2.1}$ 、 $T_{high\ 2.2}$ 、和 $T_{low\ 2}$ ，關係為 $T_{low\ 2} \leq T_{high\ 2.1} \leq T_{high\ 2.2}$ ；第三偵測單元 33 則可具有一個門檻值，設定為 T_3 。

第一偵測單元 31 若偵測到惡意程度大於所設定的門檻值 $T_{high\ 1}$ ，則判定資料為惡意並予以輸出對應之結果，若偵測到惡意程度小於門檻值 $T_{low\ 1}$ ，則判定為正常並予以輸出對應之結果，若偵測到惡意程度介於 $T_{high\ 1}$ 與 $T_{low\ 1}$ 之間，則判定並輸出不明之 (ambiguous) 偵測結果，並推進到第二偵測單元 32。

若第二偵測單元 32 偵測到惡意程度小於 $T_{low\ 2}$ 則可判定為正常並輸出對應之結果，若偵測到惡意程度大於 $T_{high\ 2.2}$ ，則可判定為惡意並輸出對應之結果，若是偵測到

介於 $T_{low\ 2}$ 及 $T_{high\ 2.2}$ 之間，或是偵測到之累加值乃超過 $T_{high\ 2.1}$ ，則可推進到第三偵測單元 33。

第三偵測單元 33 若偵測到惡意程度大於所設定的門檻值 T_3 ，則能判定為惡意並輸出對應之結果，若偵測到之惡意程度小於設定的門檻值 T_3 ，則能判定為正常並輸出對應之結果。於希望擴建偵測單元之數量時，第一偵測單元 31 及第三偵測單元 33 之機制能維持不變，僅選擇增加多個第二偵測單元 32，亦即，建置多個設定有三個門檻值之第二偵測單元 32。

請再參閱第 4 圖，以說明本案之資料偵測系統 4，其係以多階層之循序架構所建置之並行架構示意圖，同時，不同階層之架構會同步接收待測之資料 40。

於第 4 圖中，第一層循序架構 41 係可例示惟前述之資料偵測系統 1 之架構，第二層循序架構 42 係可例示為前述之資料偵測系統 2 之架構，第三層循序架構 43 係可例示為前述之資料偵測系統 3 之架構。當然，係可彈性配置，例如，將第一層循序架構 41、第二層循序架構 42、第三層循序架構 43 皆建置為前述之資料偵測系統 1、2、3 之任一者；或是，將第一層循序架構 41、第二層循序架構 42 建置為前述資料偵測系統 1、2、3 之任一者，並將第三層循序架構 43 建置為不同之另一者。為簡化說明，不再於此贅述其他並行種類。

需注意的是，並行架構係可利用函式來確定最終之結果。例如，若並行套用多個三元偵測機制，每個偵測機制

會產生三種偵測結果，分別為惡意、警告或正常，其函式的運作，能假設有 iP 個偵測機制判定為惡意、 iA 個偵測機制判定為警告， $iA+P$ 個偵測機制判定惡意或警告的總和，另外，再設定三個門檻值，分別為 TP 、 TA 與 $TA+P$ ，函式的條件判斷式則可為 $iP > TP$ 、 $iA > TA$ 、 $iA+P > TA+P$ ，此三個條件式若有其中任一者能夠成立，即能判斷為惡意，否則，即判定成正常。

另外，若並行套用多個三元偵測機制，每個偵測機制則會產生兩種偵測結果，分別惡意或正常，此時，函式可利用不同之判定法，例如多數決判定法。再者，若並行套用多個連續值偵測機制，每個偵測機制會產生連續值之偵測結果，例如，介於 0 到 1 之間的機率值，其代表各個偵測機制的權重，此時，函式可利用不同之判定法，例如權重式多數決判定法。

本案所述之被進行偵測之資料，係可為夾帶有惡意程式(malware)之資料，或者是指夾帶有病毒(virus)之資料，或者是夾帶有惡意程式及病毒之資料，或是未夾帶有惡意程式或病毒之資料。

綜上所述，本案之資料偵測系統係能彈性地同時結合複數個能分別執行二元偵測機制、三元偵測機制、或連續值偵測機制之偵測單元，同時，更能以單一之循序架構進行建置，或是進一步以多階層之並行架構予以建置，所以，不但能同時降低誤判及漏判之缺失，更能有效地提昇整體的資訊安全性。

上述實施例係用以例示性說明本案之原理及其功效，而非用於限制本案。任何熟習此項技藝之人士均可在不違背本案之精神及範疇下，對上述實施例進行修改。因此本案之權利保護範圍，應如後述之申請專利範圍所列。

【符號說明】

| | | |
|-------------------------------------|---------|---|
| 1、2、3、4 | 資料偵測系統 | |
| 11、21、31 | 第一偵測單元 | |
| 12、22、32 | 第二偵測單元 | |
| 13、23、33 | 第三偵測單元 | C |
| 41 | 第一層循序架構 | |
| 42 | 第二層循序架構 | |
| 43 | 第三層循序架構 | |
| 10、20、30、40 | 待測之資料 | |
| 110、120、130、210、220、230、310、320、330 | 正常之偵測結果 | |
| 111、121、131、211、221、231、311、321、331 | 惡意之偵測結果 | |
| 212、222、232 | 警告之偵測結果 | |
| 312、322 | 不明之偵測結果 | C |

申請專利範圍

1. 一種資料偵測系統，係包括：

複數個偵測單元，係分別以二元偵測機制、三元偵測機制或連續值偵測機制進行資料偵測，其中，該複數個偵測單元係形成循序架構，以使該複數個偵測單元之一者的偵測結果輸入至該複數個偵測單元之另一者來進行相同的資料偵測，且其中，該循序架構係再次對同一資料進行相同或不同精細程度之偵測。

2. 如申請專利範圍第 1 項所述之資料偵測系統，其中，於該複數個偵測單元以該二元偵測機制進行偵測時，該複數個偵測單元係包括：

第一偵測單元，係接收待測之資料並以特定之條件式予以演算而進行偵測，以得到該第一偵測單元之惡意之偵測結果或正常之偵測結果；以及

第二偵測單元，係於該第一偵測單元得到該第一偵測單元之惡意之偵測結果或正常之偵測結果時，再對經該第一偵測單元偵測過之資料以特定之條件式予以演算而進行偵測，以得到該第二偵測單元之惡意之偵測結果或正常之偵測結果。

3. 如申請專利範圍第 1 項所述之資料偵測系統，其中，於該複數個偵測單元以該三元偵測機制進行偵測時，該複數個偵測單元係包括：

第一偵測單元，係接收待測之資料並以特定之條件式予以演算而進行偵測，以得到該第一偵測單元之

惡意之偵測結果、正常之偵測結果或警告之偵測結果；以及

第二偵測單元，係於該第一偵測單元得到該第一偵測單元之警告之偵測結果時，再對經該第一偵測單元偵測過之資料以特定之條件式予以演算而進行偵測，以得到該第二偵測單元之惡意之偵測結果、正常之偵測結果或警告之偵測結果。

4. 如申請專利範圍第 3 項所述之資料偵測系統，其中，該資料偵測系統係於該第一偵測單元及第二偵測單元皆得到各自的警告之偵測結果時，將該待測之資料判定為惡意。

5. 如申請專利範圍第 1 項所述之資料偵測系統，其中，於該複數個偵測單元以該連續偵測機制進行偵測時，該複數個偵測單元係包括：

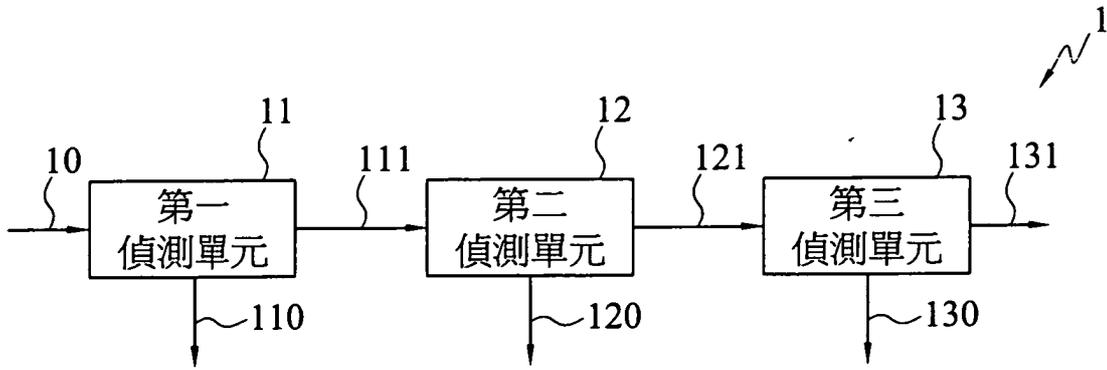
第一偵測單元，係接收待測之資料並以特定之條件式予以演算而進行偵測，以得到該第一偵測單元之惡意之偵測結果、正常之偵測結果或不明之偵測結果；

第二偵測單元，係於該第一偵測單元得到該第一偵測單元之不明之偵測結果時，再對經該第一偵測單元偵測過之資料以特定之條件式予以演算而進行偵測，以得到該第二偵測單元之惡意之偵測結果、正常之偵測結果或不明之偵測結果；以及

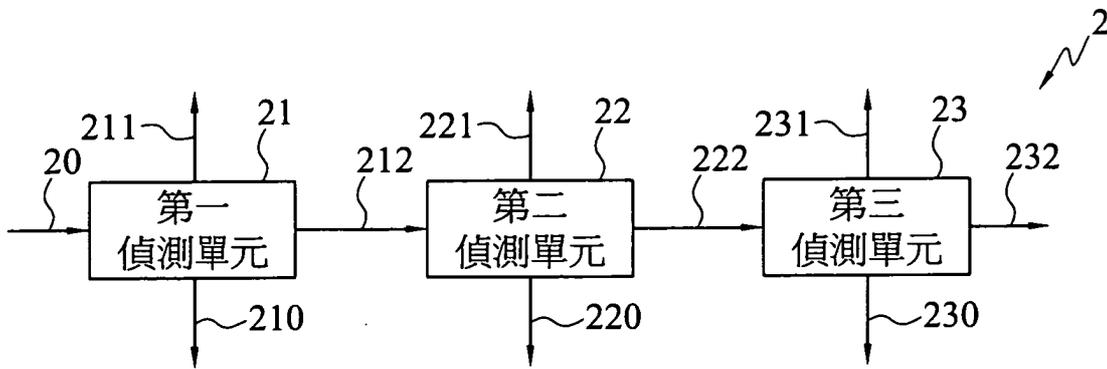
第三偵測單元，係於該第二偵測單元得到該第二偵測單元之不明之偵測結果時，再對經該第二偵測單

- 元偵測過之資料以特定之條件式予以演算而進行偵測，以得到該第三偵測單元之惡意之偵測結果或正常之偵測結果。
6. 如申請專利範圍第 5 項所述之資料偵測系統，其中，該第一、第二偵測單元係以對應門檻值之條件予以演算從而進行偵測，以於該待測之資料為惡意之機率介於高門檻值及低門檻值時，輸出不明之偵測結果。
 7. 如申請專利範圍第 6 項所述之資料偵測系統，其中，該第二偵測單元復以介於高門檻值及低門檻值之間之另一門檻值進行機率累加演算，從而輸出不明之偵測結果。
 8. 如申請專利範圍第 1 項所述之資料偵測系統，其中，該複數個偵測單元復形成具備多階層之並行架構，且該並行架構之各個階層中係具備所述之循序架構。
 9. 如申請專利範圍第 8 項所述之資料偵測系統，其中，所述之多階層之並行架構係藉由預定之條件函式以確定偵測結果。
 10. 如申請專利範圍第 2、3 或 5 項所述之資料偵測系統，其中，該待測之資料係為夾帶有或未夾帶有惡意程式或病毒之資料。

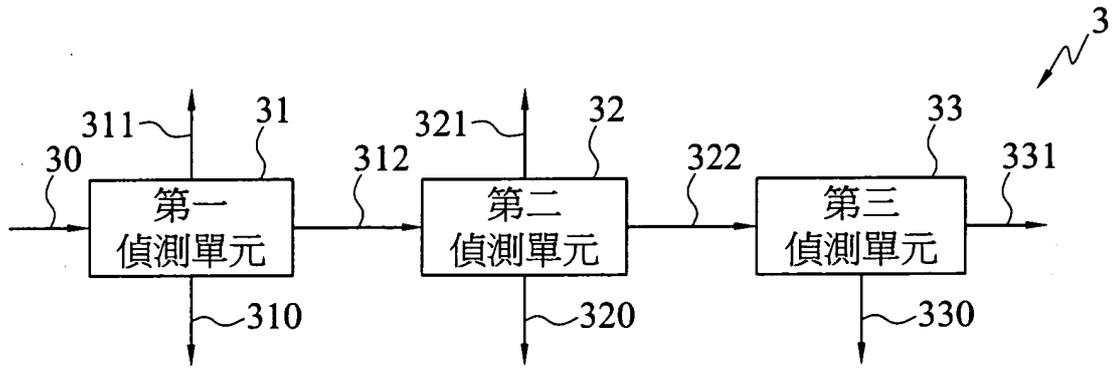
圖式



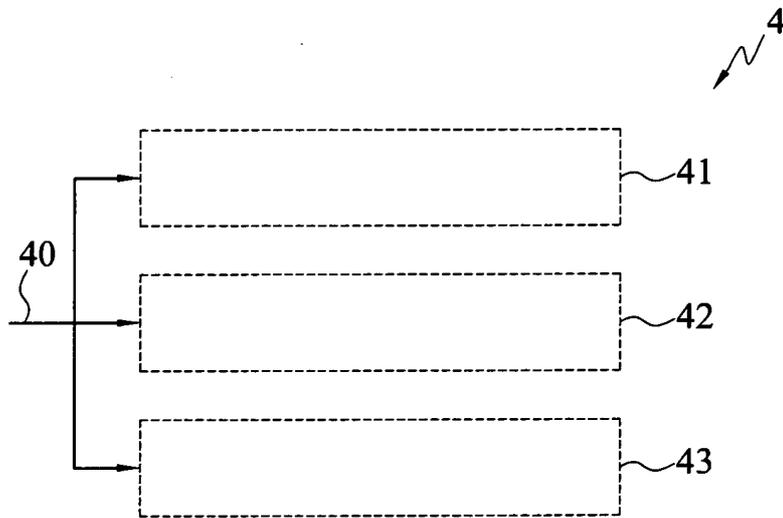
第1圖



第2圖



第3圖



第4圖