國立交通大學

電機資訊學院 電機與控制學程

碩士論文

利用双節制技術之功率意識乘法器設計

Design on Power-aware Pipelined Multiplier Using Double

Truncating Technique

研 究 生:沈志遠

指導教授:董蘭榮 教授

中華民國九十四年一月

利用双節制技術之功率意識乘法器設計

Design on Power-aware Pipelined Multiplier Using Double Truncating Technique

研究生:沈志遠 Student: Michael Shen

指導教授:董蘭榮 Advisor:Lan-Rong Dung

國立交通大學電機資訊學院 電機與控制學程碩 士論文

A Thesis

Submitted to Degree Program of Electrical Engineering Computer Science

College of Electrical Engineering and Computer Science
National Chiao Tung University
in Partial Fulfillment of the Requirements
for the Degree of
Master of Science

in

Electrical and Control Engineering
June 2004
Hsinchu, Taiwan, Republic of China

中華民國九十四年一月