

誌 謝

本論文經過三年多來的實驗終於撰寫完成，非常感謝指導教授董蘭榮教授這段日子的指導，讓我在研究上遇到問題的時候，能夠為我解決疑惑，也讓我對於數位積體電路設計能夠得心應手，並且在數位訊號處理的應用上有更深的認識。

同時，也要感謝 陳紹基教授、蔡宗漢教授、以及 張錫嘉教授，能夠在百忙之中撥冗指導，給我寶貴的意見與指正，讓這篇論文更趨完善。

我還要感謝實驗室所有的學長、同學、及學弟們，他們對於我在論文的實作上有很大的幫助，沒有他們這篇論文不會如此順利完成。

最後，我要感謝在背後默默支持我的家人，有他們的支持鼓勵才能讓我在課業與工作上無後顧之憂。

在此，致上我最衷心的感謝。

志遠 謹誌

國立交通大學 系統晶片實驗室

民國九十四年一月