

國立交通大學

電子工程學系電子研究所

碩士論文

新型低功率與高雜訊抑制電生理訊號量測系統之前端

電路設計與分析

**THE DESIGN AND ANALYSIS OF NEW LOW POWER HIGH  
CMRR CMOS FRONT-END CIRCUITS FOR  
ELECTROPHYSIOLOGICAL SIGNAL MEASUREMENT SYSTEM**

研究生：林韋霆

**Wei-Ting Lin**

指導教授：吳重雨

**Chung-Yu Wu**

中華民國九十五年七月

新型低功率與高雜訊抑制電生理訊號量測系統之前端電路

設計與分析

**THE DESIGN AND ANALYSIS OF NEW LOW POWER HIGH  
CMRR CMOS FRONT-END CIRCUITS FOR  
ELECTROPHYSIOLOGICAL SIGNAL MEASUREMENT SYSTEM**

研究生：林韋霆

**Student : Wei-Ting Lin**

指導教授：吳重雨

**Advisor : Chung-Yu Wu**

國立交通大學  
電子工程學系電子研究所  
碩士論文

A Thesis

Submitted to **Department of Electronics Engineering & Institute of Electronics  
College of Electrical and Computer Engineering**

National Chiao-Tung University

in partial Fulfillment of the Requirements

for the Degree of

Master

in

Electrical Engineering & Institute of Electronics

July 2006

Hsin-Chu, Taiwan, Republic of China

中華民國九十五年七月