多重奈米通道複晶矽薄膜電晶體之製造與特性 研究

Fabrication and Characterization of Polysilicon
Thin Film Transistors with Multiple Nano-wire
Channels

研究生: 陳稚軒 Student: Chi-Shen Chen

指導教授:施敏 教授 Advisor: Dr. S.M. Sze

張鼎張 教授 Dr. Ting-Chang Chang

國立交通大學 電子工程學系 電子研究所

A Thesis

Submitted to Institute of Electronics

College of Electrical Engineering and Computer Science

National Chiao Tung University

in Partial Fulfillment of the Requirements

for the Degree of

Master of Science

in

Electronic Engineering
July 2004

Hsinchu, Taiwan, Republic of China

中華民國 九十三 年 六月

