

國立交通大學

電子工程學系 電子研究所碩士班

碩士論文

應用於系統單晶片中介面相符驗證之正規方法

A Formal Approach for Interface Compliance Verification in SoC



研究生：楊雅菁

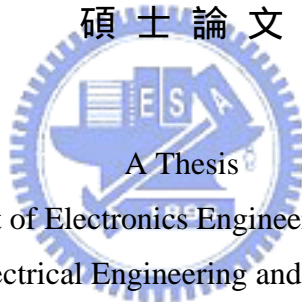
指導教授：周景揚 博士

中華民國九十三年六月

應用於系統單晶片中介面相符驗證之正規方法
A Formal Approach for Interface Compliance Verification in SoC

研究生：楊雅菁 Student：Ya-Ching Yang
指導教授：周景揚 博士 Advisor：Dr. Jing-Yang Jou

國立交通大學
電子工程學系 電子研究所碩士班
碩士論文



Submitted to Department of Electronics Engineering & Institute of Electronics
College of Electrical Engineering and Computer Science
National Chiao Tung University
in partial Fulfillment of the Requirements
for the Degree of
MASTER OF SCIENCE
in
Electronics Engineering

June 2004

Hsinchu, Taiwan, Republic of China

中華民國九十三年六月