

# 國立交通大學

電子工程學系 電子研究所碩士班

## 碩士論文

低功率正反器與可重置的先進先出暫存器設計

Low Power Flip-Flop and Reconfigurable FIFO Design



研究生：蔡志侃

指導教授：黃 威 教授

中華民國九十三年九月

低功率正反器與可重置的先進先出暫存器設計  
Low Power Flip-Flop and Reconfigurable FIFO Design

研究生：蔡志侃

Student : Chi-Kne Tsai

指導教授：黃 威

Advisor : Wei Huang

國立交通大學  
電子工程學系電子研究所  
碩士論文

A Thesis

Submitted to Department of Electronics Engineering &  
Institute of Electronics

College of Electrical Engineering and Computer Science  
National Chiao Tung University

in Partial Fulfillment of the Requirements

for the Degree of

Master

in

Electronics Engineering

June 2004

Hsinchu, Taiwan, Republic of China

中華民國九十三年九月