

# 誌 謝

兩年的研究生生涯中，感謝我的恩師溫瓊岸教授，讓我在演算法和電路設計獲益良多。感謝老師在研究的領域上的指引與教導，特別是老師對於整體系統理論一直至設計實務的嚴謹治學態度，使我在面對問題時，能以全盤系統考量著眼，再從細處著手。另外，老師一直強調團隊合作的精神，我在兩年研究生團隊共事中，更是深深的體會其重要性，謝謝老師不厭其煩的遵遵教誨。

感謝彭嘉笙學長，在學長辛勤帶領的 baseband team 之中，使我有機會接觸了通道編碼領域。學長對於系統規劃及演算法的那份執著與精神，使我對於作研究的態度有了更深的認知。另外感謝莊源欣學長，謝謝他在 Viterbi decoder 硬體實現上所提出的寶貴意見。

感謝：實驗室學長姊們-溫文燊，陳哲生，周美芬，在我們 Tape out 的時候給予協助。同屆同學們-龔敬文，林木山，林永正，陳國章，大家在課業相互支持。在職同學-潘宏良提供實務上的寶貴經驗。學弟們-林格輝，趙皓名，宋兆鈞，吳建銘，黃相霖，楊富昌在大家繁忙的研究工作中，為實驗室帶來歡樂。也感謝實驗室助理何卉蓁小姐，李苑佳小姐與呂宜樺小姐所提供的協助。

最後我要感謝我的家人，在背後所給予的鼓勵與支持，使得我兩年的研究工作能順利完成，我的成就是屬於你們的。