

國立交通大學

電子工程學系 電子研究所

博士論文

具奈米尺度及新穎結構的高效能低溫複晶矽薄膜
電晶體的製作與特性研究



Fabrication and Characterization of Novel Structure with
Nano-Scale High-Performance Low-Temperature
Polysilicon Thin-Film Transistors

研究生：吳永俊

指導教授：張俊彥 博士

中華民國九十四年十月

具奈米尺度及新穎結構的高效能低溫複晶矽薄膜電晶體的製作
與特性研究

Fabrication and Characterization of Novel Structure with
Nano-Scale High-Performance Low-Temperature Polysilicon
Thin-Film Transistors

研究生：吳永俊

Student: Yung-Chun Wu

指導教授：張俊彥 博士

Advisor: Dr. Chun-Yen Chang

國立交通大學

電子工程學系 電子研究所

博士論文

A Dissertation

Submitted to Department of Electronics Engineering &
Institute of Electronics
College of Electrical Engineering and Computer Science
National Chiao Tung University
In partial Fulfillment of the Requirements
for the Degree of
Doctor of Philosophy
in Electronics Engineering

October 2005

Hsinchu, Taiwan, Republic of Chian

中華民國九十四年十月