

國立交通大學

電機與控制工程研究所

碩士論文

建立二階多位元積分三角類比數位轉換器之設計模型
與改進信號雜訊比公式估測之準確度



Build a Design Model and Improve the Peak SNR Equation
of Sigma Delta A/D Converters in Single Loop Second Order
Multi-Bit Architectures

研究生：陳威志

指導老師：陳福川 教授

中華民國九十三年六月