

國立交通大學

電信工程學系碩士班
碩士論文

實現可變長度之 FFT 處理器於 VDSL 系統

**Implementation of a variable length FFT
processor for VDSL system**

研究生：林麗雲

指導教授：李程輝 博士

中華民國九十三年六月