實現可變長度之 FFT 處理器於 VDSL 系統

Implementation of a variable length FFT processor for VDSL system

研究生：林麗雲　　　　　　　　　　Student: Li-Yun Lin

指導教授：李程輝 博士　　　　　　　Advisor: Dr. Tsern-Huei Lee

國 立 交 通 大 學

電 信 工 程 學 系 碩 士 班

碩士論文

A Thesis
Submitted to Institute of Communication Engineering
College of Electrical Engineering and Computer Science
National Chiao-Tung University
In Partial Fulfillment of the Requirements
For the Degree of
Master of Science
In
Communication Engineering
June 2004
Hsinchu, Taiwan, Republic of China.

中華民國九十三年六月