

國立交通大學電機學院  
電子工程學系 電子研究所  
博士論文

全金屬矽化物互補式金氧半奈米晶片之  
靜電放電防護電路設計與實現

DESIGN AND IMPLEMENTATION OF ESD PROTECTION  
CIRCUITS IN NANOSCALE FULLY SILICIDED CMOS  
TECHNOLOGY

研究生：葉致廷 (Chih-Ting Yeh)

指導教授：柯明道 (Ming-Dou Ker)

中華民國一〇二年二月

全金屬矽化物互補式金氧半奈米晶片之

靜電放電防護電路設計與實現

**DESIGN AND IMPLEMENTATION OF ESD PROTECTION  
CIRCUITS IN NANOSCALE FULLY SILICIDED CMOS  
TECHNOLOGY**

研究生：葉致廷

Student: Chih-Ting Yeh

指導教授：柯明道

Adviser: Ming-Dou Ker

國立交通大學電機學院

電子工程學系 電子研究所

博士論文

A Dissertation

Submitted to Department of Electronics Engineering  
& Institute of Electronics

College of Electrical and Computer Engineering

National Chiao Tung University

in Partial Fulfillment of the Requirements  
for the Degree of Doctor of Philosophy

in

Electronics Engineering

February 2013

Hsinchu, Taiwan, Republic of China

中華民國一〇二年二月