

國立交通大學

電子工程學系 電子研究所碩士班

碩士論文

應用於無線個人區域網路之多組態
TB-LDPC-CC 解碼器晶片設計與實作

Design and Implementation of Multi-Mode TB-LDPC-CC
Decoder Chip for WPAN Applications

研究生：藍祐誠

指導教授：張錫嘉 教授

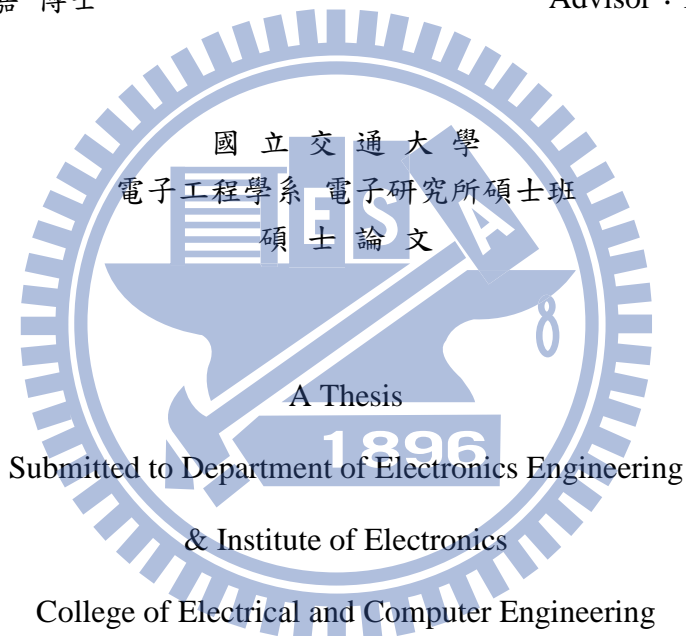
中華民國一〇一年八月

應用於無線個人區域網路之多組態
TB-LDPC-CC 解碼器晶片設計與實作

Design and Implementation of Multi-Mode TB-LDPC-CC
Decoder Chip for WPAN Applications

研究生：藍祐誠
指導教授：張錫嘉 博士

Student : Yu-Cheng Lan
Advisor : Dr. Hsie-Chia Chang



A Thesis
Submitted to Department of Electronics Engineering
& Institute of Electronics

College of Electrical and Computer Engineering

National Chiao-Tung University

In Partial Fulfillment of the Requirements

For the Degree of Master of Science

In

Electronics Engineering

Aug. 2012

Hsinchu, Taiwan, Republic of China

中華民國一〇一年八月