

目錄

中文摘要.....	I
英文摘要.....	II
謝辭.....	III
目錄.....	IV
表目錄.....	VI
圖目錄.....	VIII
第一章 緒論.....	1
1.1 研究背景與動機.....	1
1.2 研究目的.....	2
1.3 研究架構.....	3
第二章 文獻探討.....	4
2.1 價值鏈分析.....	5
2.2 投資組合理論.....	10
2.3 垂直整合文獻.....	11
第三章 DRAM 產業概況.....	15
3.1 DRAM 於我國的重要性.....	15
3.2 DRAM 產業特性分析.....	17
3.3 整體產業發展趨勢.....	23
第四章 TFT LCD 產業發展概況.....	26
4.1 TFT LCD 產業概況.....	26
4.2 TFT LCD 產業特性分析.....	29
4.3 整體產業發展趨勢.....	31
第五章 研究設計.....	38
5.1 研究方法.....	38
5.2 研究流程.....	39
5.3 研究對象.....	39
5.4 研究限制.....	41
第六章 DRAM 產業與 TFT LCD 產業價值鏈各種風險來源與避險方法.....	42
6.1 DRAM 產業價值鏈定義.....	42
6.2 DRAM 產業價值鏈階段各種風險來源及避險方式之探討.....	47
6.3 TFT LCD 產業價值鏈定義.....	61
6.4 TFT LCD 產業價值鏈區段各種風險來源與避險方法之探討.....	65
第七章 DRAM 產業與 TFT LCD 產業價值鏈之報酬與風險分析-自財務面討論.....	79
7.1 DRAM 產業價值鏈之報酬與風險分析.....	79
7.2 DRAM 產業價值鏈整合研究.....	96
7.3 TFT LCD 產業價值鏈之報酬與風險分析.....	103
7.4 TFT LCD 產業價值鏈之整合研究.....	114

第八章 結論與建議..... 118
參考文獻..... 121



表目錄

表 3-1 全球 DRAM 晶圓廠分布狀況表.....	16
表 3-2 我國 DRAM 產值佔 GNP 及製造業比重.....	17
表 3-3 歷年我國 IC 製造業非代工產品銷售地區分析.....	25
表 4-1 2002 年全球大尺寸 TFT-LCD 廠商佔有率.....	27
表 4-2 我國 TFT-LCD 產值佔 GNP 及製造業比重.....	29
表 6-1 DRAM 產業價值鏈研究樣本.....	45
表 6-2 DRAM 主要流通管道及交易狀況.....	46
表 6-3 2002 年 DRAM 製造商營運資料.....	47
表 6-4 力晶技術結盟關係.....	48
表 6-5 南科技術結盟關係.....	48
表 6-6 華邦技術結盟關係.....	49
表 6-7 2002 年 DRAM(IC)設計公司營運資料.....	53
表 6-8 2002 年 DRAM 代理/通路商營運資料.....	55
表 6-9 2002 年 DRAM 記憶模組商營運資料.....	56
表 6-10 2002 年 DRAM 系統商營運資料.....	58
表 6-11 TFT LCD 產銷體系研究樣本.....	64
表 6-12 2002 年彩色濾光片廠商營運資料.....	65
表 6-13 和鑫光電技術結盟演進.....	65
表 6-14 展茂光電技術結盟演進.....	66
表 6-15 劍度光電技術結盟演進.....	66
表 6-16 彩色濾光片廠商主要客戶.....	66
表 6-17 2002 年背光模組營運資料.....	68
表 6-18 背光模組主要客戶及合作方式.....	69
表 6-19 2002 年偏光板廠商營運資料.....	71
表 6-20 2002 年驅動 IC 廠商營運資料.....	73
表 6-21 台灣 TCP 封裝相關廠商.....	73
表 6-22 2002 年 TFT LCD 製造商營運資料.....	74
表 6-23 2003 年第三季台灣面板出貨量.....	75
表 7-1 DRAM 產銷體系近五年總資產報酬率與風險.....	80
表 7-2 DRAM 產銷體系近五年股東權益報酬率.....	82
表 7-3 DRAM 產銷體系近五年每股盈餘(EPS).....	84
表 7-4 DRAM 製造商報酬及風險-ROA.....	86
表 7-5 DRAM 製造商報酬與風險-ROE.....	87
表 7-6 DRAM 製造商報酬與風險-EPS.....	88
表 7-7 DRAM 設計公司報酬與風險-ROA.....	89
表 7-8 DRAM 設計公司報酬與風險-ROE.....	90
表 7-9 DRAM 設計公司報酬與風險-EPS.....	91

表 7-10	DRAM 設計公司之獲利風險-EPS.....	92
表 7-11	模組商報酬與風險-ROE.....	94
表 7-12	模組商報酬與風險-EPS.....	95
表 7-13	製造商投資組合結果.....	98
表 7-14	製造商投資組合變異係數.....	99
表 7-15	模組商投資組合結果.....	101
表 7-16	模組商投資組合變異係數.....	102
表 7-17	TFT LCD 產銷體系近五年總資產報酬率.....	104
表 7-18	TFT LCD 產銷體系近五年股東權益產報酬率 ROE.....	106
表 7-19	TFT LCD 產銷體系近五年每股盈餘(EPS).....	108
表 7-20	面板製造商報酬與風險-ROA.....	110
表 7-21	面板製造商報酬與風險-ROE.....	112
表 7-22	面板商投資組合結果.....	116
表 7-23	面板商投資組合變異係數.....	117



圖目錄

圖 1-1 研究架構.....	3
圖 2-1 Michael Porter 價值鏈模型.....	6
圖 2-3 Stigler 之產品生命週期之假設.....	11
圖 3-1 DRAM 成本下降趨勢.....	19
圖 3-2 DRAM 製程、規格演進圖.....	20
圖 3-3 全球 DRAM 產值及成長率.....	22
圖 3-4 2002 及 2003 年全球 DRAM 廠商分布.....	23
圖 4-1 日、韓、台灣 TFT-LCD 監視器模組市佔率.....	28
圖 4-2 TFT-LCD 價格走勢.....	30
圖 4-3 全球 LCD 監視器尺寸出貨量預測.....	33
圖 4-4 TFT-LCD 出貨量估計 (for NB&PC).....	34
圖 4-5 2000-2006 年 LCD TV 市場估計.....	35
圖 4-6 1999~2007 年全球筆記型電腦出貨量推估.....	36
圖 4-7 2002~2007 LCD/CRT Monitor 出貨量預測.....	37
圖 5-1 研究設計.....	39
圖 5-1 DRAM 產業價值鏈；本研究整理.....	40
圖 5-2 TFT LCD 產業價值鏈範圍之界定.....	41
圖 6-1 DRAM 價值鏈定義；本研究整理.....	42
圖 6-2 TFT LCD 產業價值鏈定義.....	61
圖 7-1 DRAM 產業 ROA 之風險與報酬分配圖.....	81
圖 7-2 DRAM 產業 ROE 之風險與報酬分配圖.....	83
圖 7-3 DRAM 產業 EPS 之風險與報酬分配圖.....	85
圖 7-4 DRAM 製造商報酬與風險分配圖-ROA.....	86
圖 7-5 DRAM 製造商報酬與風險分配圖-ROE.....	87
圖 7-6 DRAM 製造商報酬與風險分配圖-EPS.....	88
圖 7-7 DRAM 設計公司報酬風險分配圖-ROA.....	90
圖 7-8 DRAM 設計公司報酬風險分配圖-ROE.....	90
圖 7-9 DRAM 設計公司報酬風險分配圖-EPS.....	91
圖 7-10 DRAM 設計公司與 DRAM 產業價值鏈結合.....	92
圖 7-11 模組商報酬風險分配圖-ROE.....	94
圖 7-12 模組商報酬風險分配圖-EPS.....	95
圖 7-13 TFT LCD 產業 ROE 之風險與報酬分配圖.....	107
圖 7-14 TFT LCD 產業 EPS 之風險與報酬分配圖.....	109
圖 7-15 面板製造商報酬與風險分配圖-ROA.....	111
圖 7-16 面板製造商報酬與風險分配圖-ROE.....	112
圖 7-17 面板製造商報酬與風險分配圖-EPS.....	113