

國立交通大學

電子工程學系電子研究所

碩士論文

矽載具應用於射頻積體電路系統封裝
之設計與製造



**Design and Fabrication of silicon Carrier for the
SOP Application in RFICs**

研究生：黃俊凱

指導教授：鄭裕庭 教授

郭建男 教授

中華民國九十四年八月

矽載具應用於射頻積體電路系統封裝之設計與製造

Design and Fabrication of silicon Carrier for the SOP

Application in RFICs

研究生：黃俊凱

Student : Jiun-Kai Huang

指導教授：鄭裕庭

Advisor : Yu-Ting Cheng

指導教授：郭建男

Advisor : Chien-Nan Kuo



A Thesis

Submitted to Department of Electronics Engineering & Institute of Electronics

National Chiao-Tung University

in Fulfillment of the Requirements

for the Degree of

Master

in

Electronics Engineering

August 2005

Hsinchu, Taiwan, Republic of China

中華民國九十四年八月