

國立交通大學

電子工程學系 電子研究所碩士班

碩士論文

應用於系統單晶片之

可同時保證頻寬及即時要求的仲裁器演算法



A Real-Time and Bandwidth Guaranteed

Arbitration Algorithm for SoC Communication

研究生： 陳建華

指導教授： 周景揚 博士

中華民國九十四年五月

應用於系統單晶片之
可同時保證頻寬及即時要求的仲裁器演算法

A Real-Time and Bandwidth Guaranteed
Arbitration Algorithm for SoC Communication

研究生： 陳建華

Student : Chien-Hua Chen

指導教授：周景揚 博士

Advisor : Dr. Jing-Yang Jou

國立交通大學

電子工程學系 電子研究所碩士班



A Thesis

Submitted to Institute of Electronics
College of Electronics Engineering and Computer Science
National Chiao Tung University
In partial Fulfillment of the Requirements
for the degree of
MASTER OF SCIENCE
in
Electronics Engineering

Hsinchu, Taiwan, Republic of China
June 2005

中華民國九十四年五月