國立交通大學

電子工程學系 電子研究所碩士班

碩 士 論 文

應用於介面相符驗證之處理程序層級的功能涵蓋

Transaction-Level Functional Coverage
for Interface Compliance Verification

研 究 生：蘇 曼 勻

指導教授：周 景 揚 博士

中 華 民 國 九 十 四 年 六 月

應用於介面相符驗證之處理程序層級的功能涵蓋

Transaction-Level Functional Coverage
for Interface Compliance Verification

研 究 生：蘇曼勻　　　　　　Student：Man-Yun Su

指導教授：周景揚 博士　　　　Advisor：Dr. Jing-Yang Jou

國 立 交 通 大 學
電子工程學系 電子研究所碩士班
碩 士 論 文

A Thesis
Submitted to Department of Electronics Engineering & Institute of Electronics
College of Electrical Engineering and Computer Science
National Chiao Tung University
in Partial Fulfillment of the Requirements
for the Degree of
MASTER OF SCIENCE
in
Electronics Engineering

June 2005

Hsinchu, Taiwan, Republic of China

中 華 民 國 九 十 四 年 六 月