

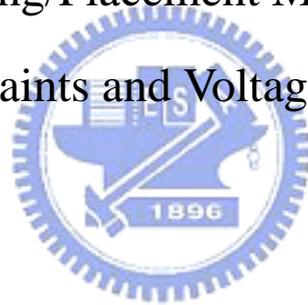
# 國立交通大學

電子工程學系 電子研究所碩士班

## 碩 士 論 文

考慮效能要求的限制及電壓島產生之低功率平面規劃方法

Low Power Floorplanning/Placement Methodology Considering  
Performance Constraints and Voltage Islands Generation



研 究 生：呂敏菁

指 導 教 授：陳宏明 博士

中 華 民 國 九 十 四 年 六 月