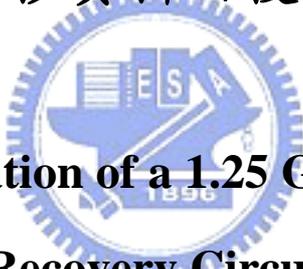


# 國立交通大學

電子工程學系 電子研究所碩士班

碩 士 論 文

1.25 億位元/每秒資料回復電路設計與實現

  
**Design and Realization of a 1.25 Gb/s Clock and Data  
Recovery Circuit**

研 究 生：蔡 明 衡

指 導 教 授：羅 正 忠 教 授

中華民國九十四年六月