

國立交通大學

電機與控制工程學系

碩士論文

應用於高速數位用戶迴路之
適應性時域等化器設計

**Adaptive Time Domain Equalizer (TEQ) for
VDSL System**



研究生：鍾沛如

指導教授：林源倍博士

中華民國九十四年八月