

應用於高速數位用戶迴路之適應性時域等化器設計

鍾沛如

指導教授：林源倍博士

國立交通大學電機與控制工程學系（研究所）碩士班



摘要

近幾年 DMT 系統由於它的高速傳輸而受到注意。高速數位用戶迴路便是一利用 DMT 技術的系統，時域等化器在此應用當中扮演著重要的角色。在此論文中，我們提出兩種適應性時域等化器之設計方法。所提出的這兩種設計均是利用系統初始化階段的一些特性，在頻域上用適應性的方式去設計時域等化器。在後面的例子可以說明提出的兩種設計方法只需要一些的疊代的次數即可得到不錯的傳輸速率。