

# 目錄

## 第一章 緒論

1.1 研究背景與動機.....	1
1.2 研究方法與流程.....	3
1.3 數位電視接收機中之調諧器 (Tuner) 模組.....	4
1.4 文獻探討.....	5
1.5 論文簡介.....	7

## 第二章 鎖相迴路的基本理論

2.1 簡介.....	8
2.2 基本原理.....	10
2.3 相位頻率偵測器.....	11
2.4 電荷幫浦.....	15
2.5 迴路濾波器.....	16
2.6 電壓控制振盪器.....	17
2.7 除頻器.....	18

## 第三章 電荷幫浦充/放電流不匹配效應的改進以及鎖相迴路系統的模擬

3.1 簡介.....	20
3.2 相位頻率偵測器.....	29
3.3 迴路濾波器.....	34
3.4 電壓控制振盪器.....	35
3.5 除頻器.....	37
3.6 鎖相迴路的模擬結果.....	43
第四章 結論.....	46
參考文獻.....	48

