

# 國立交通大學

材料科學與工程學系

碩士論文

鍺與矽晶圓接合介面形態與電性研究

**Interface morphologies and electrical properties of  
bonded Ge/Si wafers**

研究生：邱郁珈

指導教授：吳耀銓 教授

中華民國一百零二年七月

鍺與矽晶圓接合介面型態與電性研究

**Interface morphologies and electrical properties of  
bonded Ge/Si wafers**

研 究 生：邱郁珈      **Student : Yu Chia Chiu**

指 導 教 授：吳耀銓      **Advisor : Prof. Yew-Chung Sermon Wu**

國 立 交 通 大 學

材 料 科 學 與 工 程 學 系

碩 士 論 文

A Thesis

Submitted to Department of Material Science and Engineering

College of Engineering

National Chiao Tung University

in partial Fulfillment of the Requirements

for the Degree of

Master

in

Material Science and Engineering

June 2013

Hsinchu, Taiwan, Republic of China

中 華 民 國 一 百 零 二 七 月