

國立交通大學

電機學院 電子與光電學程

碩士論文

一個改良式Donoho去方塊效應的技術與硬體的實現

A Modified Donoho Deblocking technique and
its VLSI implementation



研究生：黃建發

指導教授：董蘭榮 博士

黃俊達 博士

中華民國九十五年十二月

一個改良式Donoho去方塊效應的技術與硬體的實現
A Modified Donoho Deblocking technique and
its VLSI implementation

研究生：黃建發

Student : Chen-Fa Huang

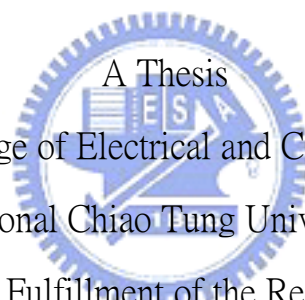
指導教授：董蘭榮

Advisor : Lan-Rong Dung

黃俊達

Juinn-Dar Huang

國立交通大學
電機學院 電子與光電學程
碩士論文



A Thesis
Submitted to College of Electrical and Computer Engineering
National Chiao Tung University
in partial Fulfillment of the Requirements
for the Degree of
Master of Science
in
Electronics and Electro-Optical Engineering
December 2006
Hsinchu, Taiwan, Republic of China

中華民國九十五年十二月