

國立交通大學

電子工程學系 電子研究所

碩 士 論 文

低電壓製程之電荷幫浦電路設計



**Design of Charge Pump Circuit in Low-Voltage
CMOS Process With Consideration on
Gate-Oxide Reliability**

研 究 生：沈宛儀

指 導 教 授：柯明道 教授

中 華 民 國 九 十 五 年 七 月