

國立交通大學

電子工程學系 電子研究所碩士班

碩 士 論 文

以二維加-比較-選擇結構為基礎的高速維特比解碼器

**High-Speed Viterbi Decoder Based on the
Two-Dimensional ACS Structure**

學生：陳志龍

指導教授：李鎮宜 教授

中華民國九十五年七月