

國立交通大學

電子工程學系 電子研究所碩士班

碩士論文

使用諧波抑制技術
之串疊組態 E 類放大器設計



Design of Cascode Class E Power Amplifier
with Harmonic Suppression Technique

研究生：游振威

Chen-Wei Yu

指導教授：溫瓊岸 博士

Dr. Kuei-Ann Wen

共同指導：溫文燊 博士

Dr. Wen-Shen Wuen

中華民國九十六年六月

使用諧波抑制技術
之串疊組態 E 類放大器設計

Design of Cascode Class E Power Amplifier
with Harmonic Suppression Technique

研究生：游振威

Student : Chen-Wei Yu

指導教授：溫瓊岸 博士

Advisor : Dr. Kuei-Ann Wen

共同指導：溫文燦 博士

Co-Advisor : Dr. Wen-Shen Wuen

國立交通大學
電子工程學系 電子研究所碩士班
碩士論文



Submitted to Department of Electronics Engineering & Institute of Electronics

College of Electrical & Computer Engineering

National Chiao Tung University

in Partial Fulfillment of the Requirements

for the Degree of

Master

in

Electronic Engineering

中華民國九十六年六月