以頻域為基礎利用超取樣之時域等化器設計

Frequency Based TEQ Design with Oversampling

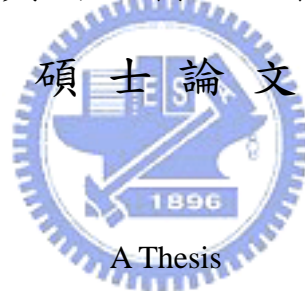研究生: 洪紹倫   Student: Shao-Lun Hung

指導教授: 林源倍 博士   Advisor: Dr. Yuan-Pei Lin

國 立 交 通 大 學

電 機 與 控 制 工 程 學 系

碩 士 論 文

A Thesis

Submitted to Institude of Electrical and Control Engineering

College of Electrical Engineering and Computer Science

National Chiao Tung University

in partial Fulfillment of the Requirements

for the Degree of Master

in

Electrical and Control Engineering

Auguest 2006

Hsinchu, Taiwan, Republic of China

中華民國九十五年八月