

國立交通大學

電機與控制工程學系

碩士論文

具減少偏移電壓的 GPS 混頻器之設計



Design of GPS Mixer for Offset Voltage
Reduction

研究生：楊俊維

指導教授：鄭木火博士

中華民國九十五年八月

具減少偏移電壓的 GPS 混頻器之設計

Design of GPS Mixer for Offset Voltage
Reduction

研究生：楊俊維

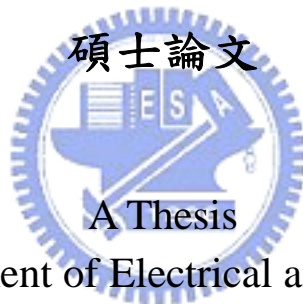
Student : Jun-Wei Yang

指導教授：鄭木火

Advisor : Mu-Huo Cheng

國立交通大學

電機與控制工程學系



Submitted to Department of Electrical and Control Engineering
College of Electrical Engineering and Computer Science
National Chiao Tung University
in Partial Fulfillment of the Requirements
for the Degree of Master
in
Electrical and Control Engineering
Aug. 2006
Hsinchu, Taiwan, Republic of China

中華民國九十五年十月