
目錄

中文摘要	i
英文摘要	ii
致謝	iii
目錄	iv
表目錄	vi
圖目錄	vii

第一章 緒論.....	1
1.1 研究動機.....	1
1.2 超寬頻低雜訊放大器設計方法.....	2
1.2.1 寬頻濾波器應用在源極衰減低雜訊放大器.....	2
1.2.2 主動式輸入阻抗匹配應用在低雜訊放大器.....	2
1.2.3 回授技巧應用在低雜訊放大器.....	3
1.3 超寬頻系統的介紹	3
1.4 論文組織.....	5

第二章 3-5GHz 超寬頻系統低雜訊放大器的設計.....	11
2.1 概要	11
2.2 場效電晶體的雜訊源.....	11
2.3 低雜訊放大器基本設計方法	12
2.4 電路設計	16
2.5 互補金屬氧化半導體製程.....	17
2.6 模擬結果.....	18
2.7 佈局考量.....	19
2.8 測量考量.....	19
2.9 測量結果.....	20
2.10 模擬修正.....	20

第三章 應用 3-10GHz 共閘極超寬頻低雜訊放大器	42
3.1 概要.....	42
3.2 電路設計	42
3.3 佈局考量	45
3.4 測量考量	45
3.5 模擬結果	46
3.6 測量結果.....	47
3.7 模擬修正.....	47

第四章 結論.....	64
附錄 A.....	65
參考文獻.....	67
簡歷.....	69

