

簡歷

姓名： 魏全生 (Chung-Sheng Wei)

出生日期：民國七十一年六月七日(1982.6.7)

住址：台中縣大甲鎮育英路 44 巷 34 號

學歷：

國立台北科技大學 光電工程系 學士

(2002.09-2004.06)

國立交通大學 光電工程學系 顯示科技研究所 碩士班

(2004.09-2006.06)

論文題目：

複晶矽薄膜電晶體之晶粒結構與光漏電之分析

Grain Size Effect and the Photo Leakage Current of Poly-Si TFTs