

國立交通大學

電子工程學系 電子研究所

碩士論文

結構化高分子薄膜電晶體之製程開發與
電特性分析之研究

**Study on the Process Development and
Electrical Characterization of the Patterned
Polymer Thin-Film Transistors**

研究生：王祐圻

Yu-Chi Wang

指導教授：鄭晃忠 博士

Dr. Huang-Chung Cheng

中華民國九十六年七月

結構化高分子薄膜電晶體之製程開發與電特性分析之研究

**Study on the Process Development and Electrical Characterization of
the Patterned Polymer Thin-Film Transistors**

研 究 生：王祐圻

Yu-Chi Wang

指導教授：鄭晃忠 博士

Dr. Huang-Chung Cheng

國立交通大學

電子工程學系 電子研究所

碩士論文

A Thesis

Submitted to Department of Electronics Engineering

& Institute of Electronics

College of Electrical & Computer Engineering

National Chiao Tung University

In Partial Fulfillment of the Requirements

for the degree of master

in

Electronics Engineering

2007

Hsinchu, Taiwan

中華民國 九十六 年 七 月