

國立交通大學

電子工程學系 電子研究所碩士班

碩 士 論 文

低功率三態內容可定址式記憶體陣列與電路設計

Low-Power Ternary Content-Addressable Memory Array
and Circuit Design

研 究 生：劉文彥

指 導 教 授：黃 威 教 授

中 華 民 國 九 十 六 年 七 月