

國立交通大學

電子工程學系 電子研究所碩士班

碩士論文

單晶片網路系統的階層式架構

Hierarchical Architecture for Network-on-Chip
Platform

研究生：林煌凱

指導教授：周景揚 博士

中華民國九十七年六月

單晶片網路系統的階層式架構

Hierarchical Architecture for Network-on-Chip Platform

研究生：林煌凱

Student: Huang-Kai Lin

指導教授：周景揚 博士

Advisor: Dr. Jing-Yang Jou

國立交通大學

電子工程學系 電子研究所碩士班

碩士論文

A Thesis

Submitted to Department of **Electronics Engineering & Institute of Electronics**

College of Electrical and **Computer Engineering**

National Chiao Tung University

In Partial Fulfillment of the Requirements

For the Degree of Master

In

Electronics Engineering

June 2008

中華民國九十七年六月