國立交通大學

電子工程學系 電子研究所碩士班

碩士論文

二維半導體雙位能障結構下 實現自旋電子分離

Spin filtering in 2D double barrier semiconductor structures

研究生: 張世鵬

指導教授: 霍斯科 教授

中華民國九十六年六月

二維半導體雙位能障結構下 實現自旋電子分離

Spin filtering in 2D double barrier semiconductor structures

研究生: 張世鵬 Student: Shih-Peng Chang

指導教授: 霍斯科 Advisor: Oleksendr Voskoboynikov

國立交通大學電子工程學系電子研究所項士論文

A Thesis Submitted to

Department of Electronics Engineering & Institute of Electronics
College of Electrical and Computer Engineering
National Chiao Tung University
In Partial Fulfillment of the Requirements
For the Degree of

or me begre Master

In

Electronics Engineering

June 2007 Hsinchu, Taiwan, Republic of China

中華民國 九十六 年 六 月