國立交通大學

電子工程學系電子研究所

博士論文

硬體規格描述語言的觀察度分析以達成有效的 功能驗證和錯誤診斷

Observability Analysis on HDL Descriptions for Effective Functional Validation and Debugging

研究生: 江泰盈

指導教授: 周景揚

中華民國九十七年十二月

硬體規格描述語言的觀察度分析 以達成有效的功能驗證和錯誤診斷

Observability Analysis on HDL Descriptions for Effective Functional Validation and Debugging

研究生: 江泰盈 Student: Tai-Ying Jiang 指導教授: 周景揚 Advisor: Jing-Yang Jou

國立交通大學

電機學院 電子工程學系 電子研究所 博士論文

A Dissertation

Submitted to Department of Electronics Engineering and Institute of Electronics
College of Electrical and Computer Engineering
National Chiao Tung University
in partial Fullfillment of the Requirements
for the Degree of

Doctor of Philosophy

in

Electronics Engineering
December 2008
Hsin-Chu, Taiwan, Republic of China

中華民國九十七年十二月