

國立交通大學

光電工程學系 顯示科技研究所

碩士論文

介面信號相位鎖定之低溫多晶矽電晶體  
電路之研究

**A low temperature polycrystalline silicon thin  
film transistor circuit used for interface signal  
phase locking**

研究生：曾振業            Tseng, Chen-Yeh  
指導教授：戴亞翔教授    Dr. Ya-Hsiang Tai

中華民國九十六年六月

介面信號相位鎖定之低溫多晶矽電晶體  
電路之研究

**A low temperature polycrystalline silicon thin  
film transistor circuit used for interface signal  
phase locking**

研究生：曾振業 Student : Tseng, Chen-Yeh

指導教授：戴亞翔教授 Advisor : Ya-Hsiang Tai



國立交通大學  
光電工程學系 顯示科技研究所  
碩士論文

A Thesis

Submitted to Department of Photonics Display Institute  
College of Electrical Engineering and Computer Science  
National Chiao Tung University

In partial Fulfillment of the Requirements  
for the Degree of

Master

In

Display

June 2007

Hsinchu, Taiwan, Republic of China

中華民國九十六年六月