

國立交通大學

光電工程學系 顯示科技研究所

碩士論文

高穩定度積體式非晶矽薄膜電晶體之
閘極驅動電路



**Highly Reliable Integrated Amorphous Silicon
Thin Film Transistor Gate Driver**

研究生：劉晉煒 Chin-Wei Liu

指導教授：戴亞翔教授 Dr. Ya-Hsiang Tai

中華民國九十六年六月

高穩定度積體式非晶矽薄膜電晶體之
閘極驅動電路


**Highly Reliable Integrated Amorphous Silicon
Thin Film Transistor Gate Driver**

研究生：劉晉煒

Student : Chin-Wei Liu

指導教授：戴亞翔教授

Advisor : Ya-Hsiang Tai



國立交通大學
光電工程學系 顯示科技研究所
碩士論文

A Thesis

Submitted to Department of Photonics Display Institute
College of Electrical Engineering and Computer Science
National Chiao Tung University

In partial Fulfillment of the Requirements

for the Degree of

Master

In

Display

June 2007

Hsinchu, Taiwan, Republic of China

中華民國九十六年六月