

行政院國家科學委員會補助國內專家學者出席國際學術會議報告

年 月 日

附件三

報告人姓名	周景揚	服務機構 及職稱	交通大學教授
會議 時間 地點	2000.10.22-2000.10.24 英國 愛丁堡	本會核定 補助文號	NSC89-2217-E-009-008
會議 名稱	(中文)2000 年歐洲智財會議 (英文)IP2000 Europe		
發表 論文 題目	(中文) (英文)		
<p>報告內容應包括下列各項：</p> <p>一、參加會議經過</p> <p>二、與會心得</p> <p>三、考察參觀活動(無是項活動者省略)</p> <p>四、建議</p> <p>五、攜回資料名稱及內容</p> <p>六、其他</p>			

IP2000 Europe 國際會議

周景揚

國立交通大學電子工程學系教授兼系主任

一、參加會議經過

2000 年矽智財歐洲會議（簡稱 IP2000 Europe），今年在英國愛丁堡（Edinburgh）舉行，會期從 10 月 22 日至 10 月 24 日共三天，這項會議乃是針對現階段有關利用矽智財作單晶片系統之熱門趨勢所主辦，很多工業界人士參加。

本次大會一共有下列主題的 27 篇論文以及 tutorial 發表，會議內容相當豐富：

- (1) Qualification：針對如何去評估 SIP
- (2) Integration：整合 IP 的諸多問題探討
- (3) Exploration：利用 C/C++ 加上 HDL 作 Model 整合以及利用 VCC 和 Bach C 作 Bluetooth 的實現
- (4) Verification Reuse in a SoC Environment
- (5) A Practical Approach to Power Reduction Using Soft IP
- (6) Virtual System Prototyping
- (7) Case Studies
- (8) Implementation

大會另外安排了幾場 panel discussion，均是針對相當實際的問題提出討論

- (1) Is the SoC Industry on a Collision Course with UCITA?
主要是討論美國針對高科技產業所訂之 UCITA 法律，除了一些保障之外，對於 IP 產業的生意模式，會有什麼樣的衝擊。
- (2) What is the Cost of Programmability in SoC?
提供 Programmability 能力於 SoC 不能只是講求設計錯誤修復的能力，實際上更應強調其在功能上所增加的彈性。

Tutorial 方面，關於 SystemC Modeling 的介紹也相當精彩。

大會也提供了二場 keynote，分別由 ST Microelectronic 和 Hitachi Europe 的高階主管主講，重點均是在闡述大的 IDM 公司，在此波 SoC 革命的洪流中所扮演的角色，演說清楚，內容實在，獲益不少。

二、與會心得

由於單晶片系統需求的日增，產生矽智財（SIP），使用別人的 SIP 以設計 SoC 以及如何作 SIP 的交易都造成很多新的問題，甚至針對此設計趨勢，其相關 EDA tools 的需求大不相同，國內在此波產業變革中，一定要快速且適當的因應，才能保住多年來在半導體產業的重要地位，也就是在產官學研各方面均需加緊腳步，密切配合，才能洞燭機先，再創新局。

三、建議

此項會議比較屬於實務性質，蠻適合工業界人士參加，惟學術界人士亦可藉此與工業界多些交流，其中展覽部份也值得參觀，因此學術界還是必須參予才是。

四、攜回資料

攜回 System on Chip for a Connected World 論文集，其中包括 IP2000 Europe，New Technologies for RF Circuits，以及 Bluetooth Conference。